



No.515

D068

LA3110,3120

モノリシックリニア集積回路
低雑音イコライザアンプ

◇ 半導体ニュース No.515 と同一です。

特長

- ・低雑音である。
- ・裸利得が高いため 低ひずみ率である。
- ・初段での利得を多くとっているため S/N がよい。
- ・減電圧特性および温度特性がすぐれている。

最大定格/ $T_a=25^\circ\text{C}$

			LA3110	LA3120	単位
最大電源電圧	V_{OCmax}		22	28	V
許容消費電力	P_{Dmax}	$T_a \leq 80^\circ\text{C}$	100	100	mW
動作周囲温度	T_{Op}		$-20 \sim +80$		$^\circ\text{C}$
保存周囲温度	T_{Stg}		$-40 \sim +125$		$^\circ\text{C}$

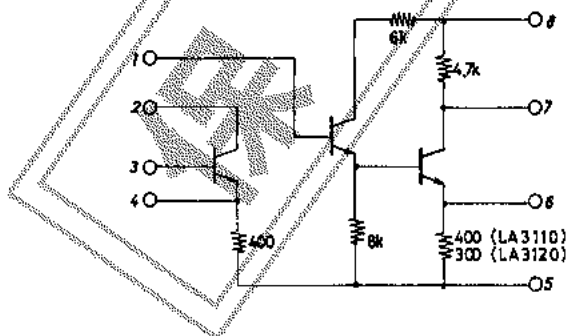
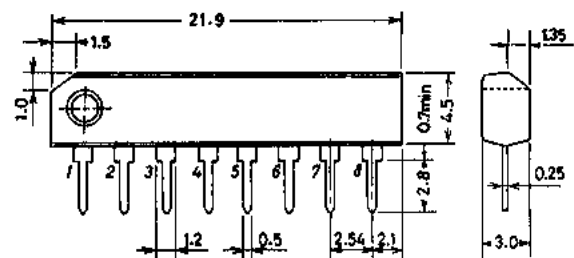
推奨動作条件/ $T_a=25^\circ\text{C}$

			LA3110	LA3120	単位
推奨電源電圧	V_{CC}		15	20	V
負荷抵抗	R_L		47k	47k	Ω

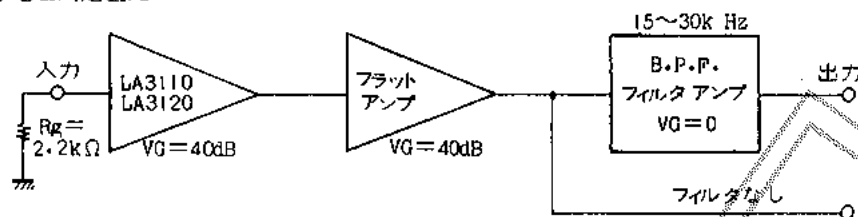
動作特性/ $T_a=25^\circ\text{C}$, $V_{CC}=15\text{V}$ (LA3110), 20V (LA3120), $R_L=47k\Omega$, $f=1\text{kHz}$, 指定測定回路において:

			min	typ	max	単位	
消費電流	Icc						
		[LA3110]		2.3	3.0	mA	
電圧利得	VG						
		[LA3120]		3.0	4.0	mA	
		閉ループ		38	40	42	dB
		開ループ	[LA3110]	84	88		dB
出力電圧	VO						
		[LA3120]		85	89		dB
		THD=0.2%	[LA3110]	3.0	4.0		V
		[LA3120]	4.0	5.0		V	
全高調波ひずみ率	THD	VO=2V		0.05		%	
入力抵抗	RI			200k		Ω	
入力換算雑音電圧	VNI	RG=2.2kΩ, RIAA		1.0	2.0	μV	

等価回路

外形図
(単位: mm)

・雑音電圧測定回路



■ IC 使用上の注意点

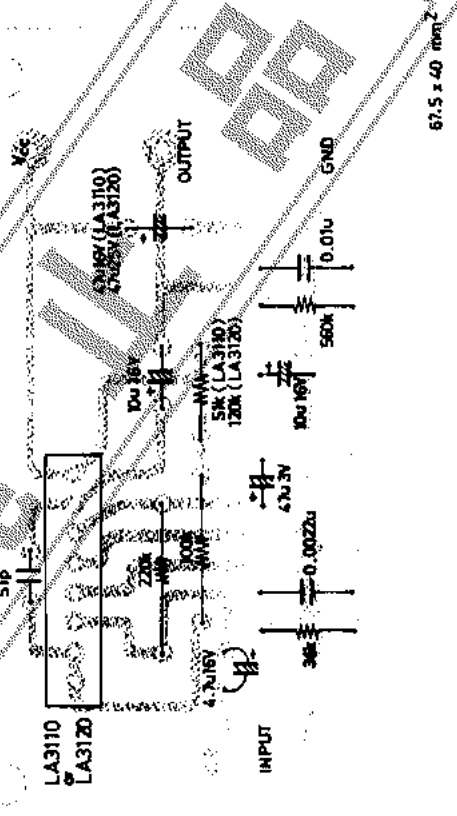
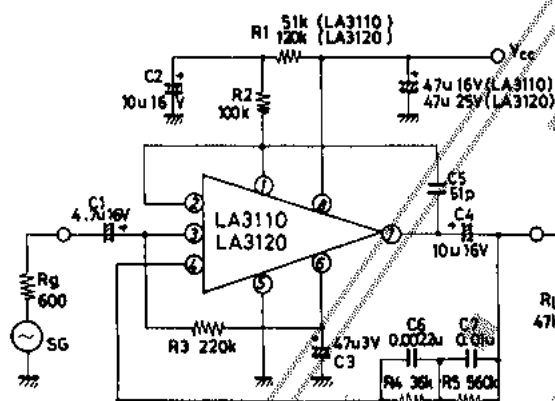
・最大定格

最大定格付近で使用した場合わずかの条件変動でも最大定格を越えることになり IC の破壊事故につながる。電源電圧変動のマーヅンを充分とり最大定格を絶対に越えないようにする。

・ピン間短絡

ピン間を短絡したままで電源を投入した場合破壊および劣化の原因となる。ピン間がハンダ等で短絡していないことを充分確認してから電源を投入する。

■ 応用回路



プリントパターン例 (銅箔面側)

[外付け部品の役割]

・C1: 入力カップリングコンデンサ (4.7μF)

主に直流電流阻止用。ベースに加わる直流電流が交流信号源に流れこまないようにする。C1 は入力抵抗と低域限界周波数により $C1 = 1 / 2\pi f_L R_{i1}$ で求めるが容量が小さすぎると誘導ハムを受けやすくなるので 2.2μF 以上が望ましい。なお耐圧の高い方がケミコンのリークが少ないので 6.3V 以上の耐圧を用いること。

・C2: デカップリングコンデンサ (10μF)

電源リップルをバイパスする。なお容量が小さいとスターティングタイムが短くなり有利であるが本来の目的から限界がある。ここでは 10μF とした。

・C3: バイパスコンデンサ (47μF)

オミット抵抗を交流的にショートし、AC 成分が入力へ帰還しないようにする。

・C4: 出力コンデンサ (10μF)

直流成分を阻止、交流成分のみとりだす。C4 は低域限界周波数 f_L と負荷抵抗 R_L により次式で求める。 $C4 = 1 / 2\pi f_L R_L$

・C5: 位相補正用コンデンサ (51pF)

帰還が深くかかっているとき等位相のズレから生じる高域発振を防止する。この C5 により高域のイ特性が決定されるので注意を要する。

・R1: C2 による電源リップル フィルタ用のデカップリング抵抗。

・R2: 初段トランジスタのコレクタ抵抗。交流的には負荷抵抗。

・R3: 初段トランジスタのベース電流供給のためのバイアス抵抗。

・R4, R5, C6, C7: RIAA イコライザ素子。

