

AN5125

カラーテレビ映像中間周波増幅, PLL 検波, AGC, AFC 回路

Color TV Video IF Amplifier, PLL Detector, AGC, AFC Circuit

■ 概要

AN5125 は、カラーテレビの映像中間周波信号処理用に設計された半導体集積回路です。

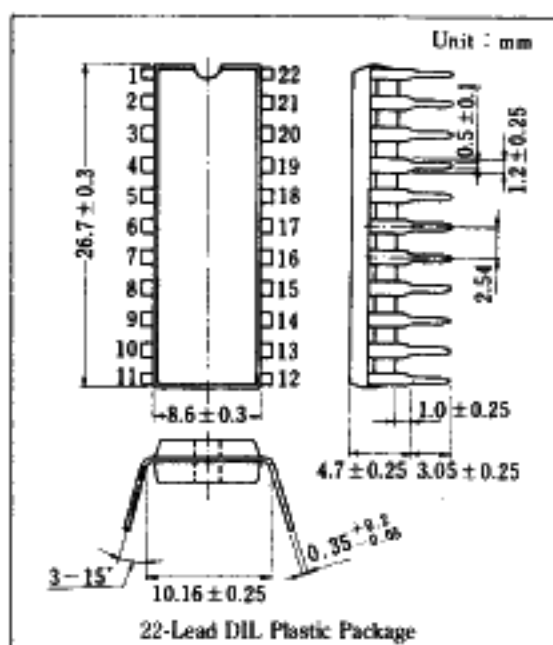
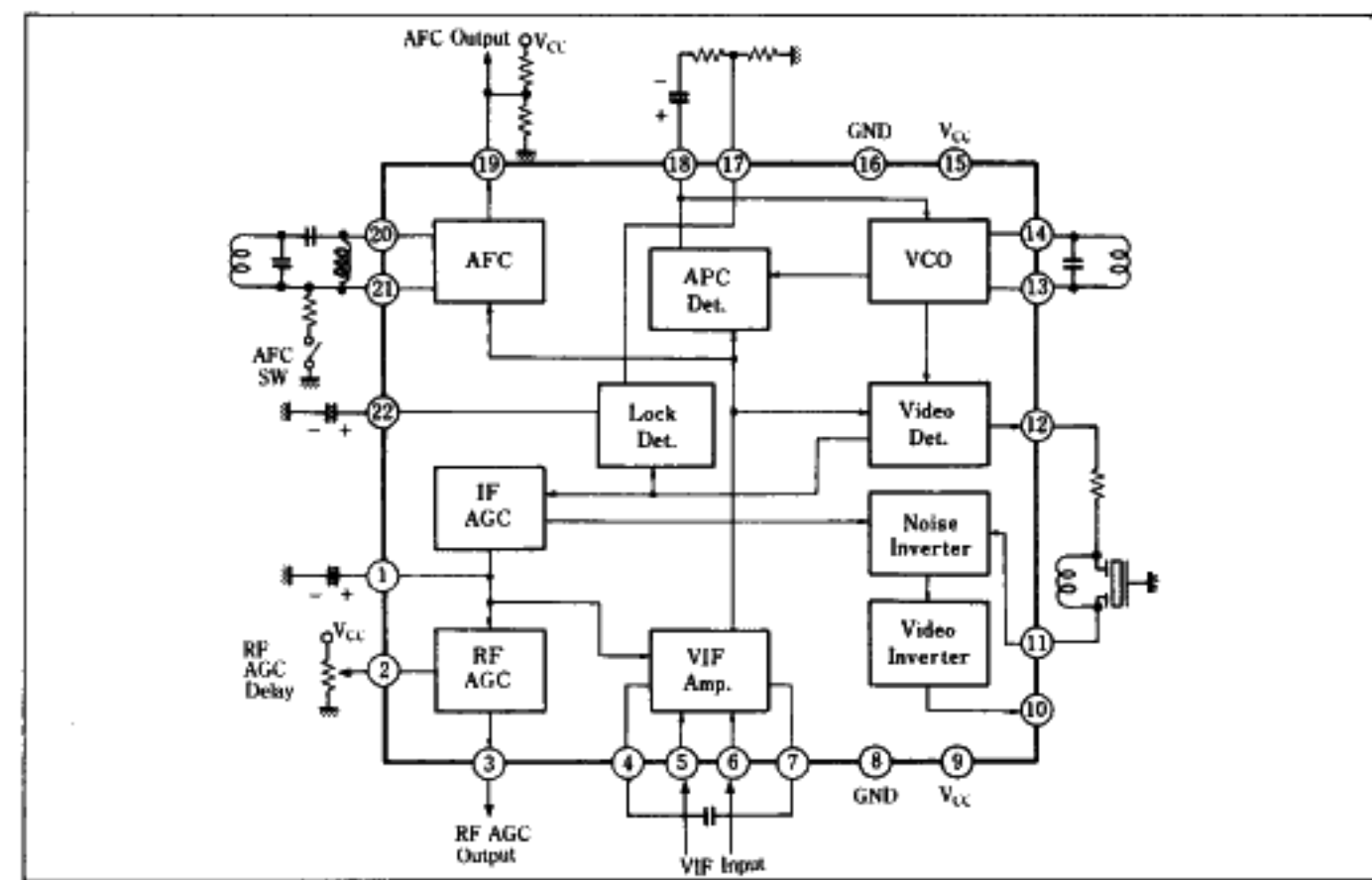
■ 特徴

- 映像中間周波増幅回路, PLL 検波回路, 映像前置増幅回路, AGC および AFC 回路が高密度 1 チップ化されており, セットのコンパクト設計が可能
- VCO 内蔵型 PLL 完全同期検波回路の採用により, 音声多重や文字多重に対し, 高性能な IF 検波システムの実現が可能
- PLL ループフィルタ時定数自動切換方式の採用により, プリンレンジが広い
- セレクトティブトランスレス AFC 回路

■ Features

- High density one-chip integration of video IF amplifier, PLL detector, video pre-amplifier, AGC and AFC circuits
- PLL true synchronous detector incorporates VCO
- PLL loop-filter time-constant auto-changer
- Selective transformerless AFC circuit

■ ブロック図/Block Diagram



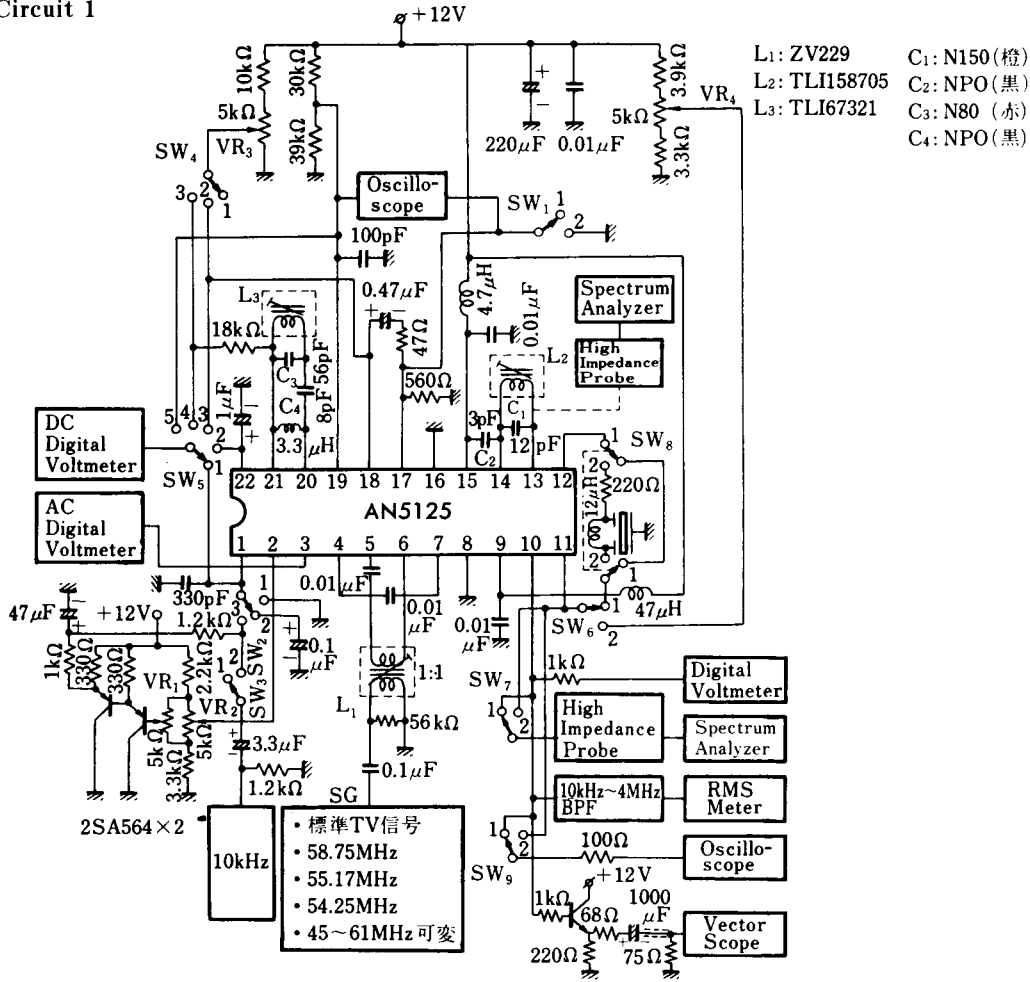
■ 絶対最大定格/Absolute Maximum Ratings ($T_a=25^{\circ}\text{C}$)

Item		Symbol	Rating		Unit
電 圧	電源電圧	V _{CC}	14.4		V
	回路電圧	V _{1-8,16}	V _{9-8,16}	0	V
		V _{2-8,16}	V _{9-8,16}	0	V
		V _{3-8,16}	V _{9-8,16}	0	V
		V _{11-8,16}	V _{9-8,16}	0	V
		V _{19-8,16}	V _{9-8,16}	0	V
電 流	回路電流	I ₁₀	-10	0.5	mA
		I ₁₂	-10	1	mA
		I ₁₇	-2	5	mA
許容損失 (Ta=70℃)		P _D	1100		mW
温 度	動作周囲温度	T _{opr}	-20~+70		℃
	保存温度	T _{stg}	-55~+150		℃

■ 電気的特性/Electrical Characteristics ($V_{CC}=12\text{V}$, $T_a=25^{\circ}\text{C}$)

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
IF 増幅・検波回路							
映像検波出力(1)	V _{O(1)}	1	f=58.75MHz, V _i =80dBμ, m=87.5%	1.8	2.05	2.3	V _{P-P}
映像検波出力(2)	V _{O(2)}	1	f=58.75MHz, V _i =80dBμ, m=110%	2.1	2.6	3.1	V _{P-P}
入力感度	S _(IN)	1	V _O =-3dB	51	55	60	dBμ
最大許容入力	V _{R(max)}	1		101	104		dBμ
微分利得(1)	DG(1)	1	f=58.75%, V _i =80dBμ, m=87.5%		2	6	%
微分利得(2)	DG(2)	1	f=58.75%, V _i =80dBμ, m=110%		5	13	%
微分位相(1)	DP(1)	1	f=58.75%, V _i =80dBμ, m=87.5%		2	5	deg
微分位相(2)	DP(2)	1	f=58.75%, V _i =80dBμ, m=110%		5	12	deg
出力電圧(SIF)	V _{O(13)}	1	P/S=20dB	98	101	104	dBμ
AGC 回路							
RF AGC電圧利得	G _V	1	f=10kHz, V _i =10mV	33	37	41	dB
AFC 回路							
弁別感度	μ	1	R _L =30kΩ/39kΩ	28	35	45	mV/kHz
AFC 中心電圧	V ₁₉	1	R _L =30kΩ/39kΩ	5.3	6.6	7.3	V
VCO 回路							
最大可変範囲(1)	Δf _{V(1)}	1	V ₁₈ =2V	0.85	1.1		MHz
最大可変範囲(2)	Δf _{V(2)}	1	V ₁₈ =3V		-1.6	-1.3	MHz
制御感度	β	1		2.9	3.3	3.7	kHz/mV
APC 回路							
APCプルインレンジ(1)	f _{APC(1)}	1	APC フィルタ切換え SW OFF	+0.8	+1.0	+1.5	MHz
APCプルインレンジ(2)	f _{APC(2)}	1		-2.5	-2.0	-1.7	MHz
直流特性							
回路電流(1)	I ₉			45	54	68	mA
回路電流(2)	I ₁₅			7	9	12	mA

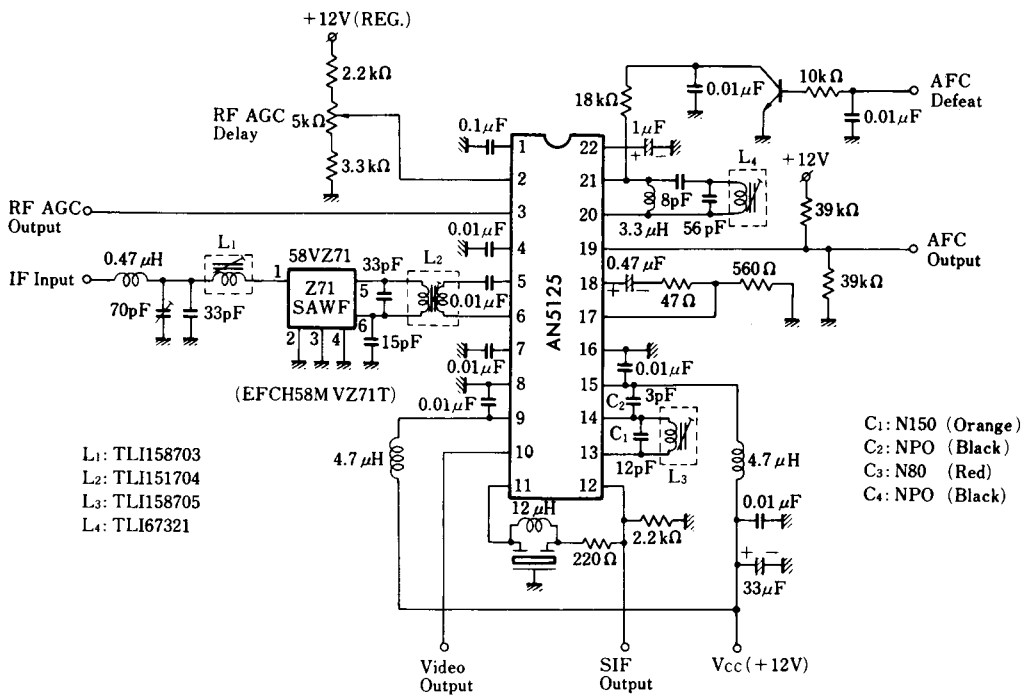
Test Circuit 1



記号	入力信号		測定手順	測定	SWの状態								
	種類	入力レベル			1	2	3	4	5	6	7	8	9
$V_{O(1)}$	f_{STD} $m=87.5\%$	80dB μ		オシロスコープ出力振幅	1	2	1	1	1	1	1	1	1
$V_{O(2)}$	f_{STD} $m=110\%$	80dB μ		オシロスコープ出力振幅	1	2	1	1	1	1	1	1	1
$S(IN)$	f_{STD} $m=87.5\%$	80dB μ	入力レベル減衰	オシロスコープ出力振幅	1	2	1	1	1	1	1	1	1
$V_{(max.)}$	f_{STD} $m=87.5\%$	80dB μ	入力レベル増加	オシロスコープ出力振幅	1	2	1	1	1	1	1	1	1
$DG_{(1)}$	f_{STD} (階段波) $m=87.5\%$	80dB μ		ベクトルスコープDG	1	2	1	1	1	1	1	1	1
$DG_{(2)}$	f_{STD} (階段波) $m=110\%$	80dB μ		ベクトルスコープDG	1	2	1	1	1	1	1	1	1
$DP_{(1)}$	f_{STD} (階段波) $m=87.5\%$	80dB μ		ベクトルスコープDP	1	2	1	1	1	1	1	1	1
$DP_{(2)}$	f_{STD} (階段波) $m=110\%$	80dB μ		ベクトルスコープDP	1	2	1	1	1	1	1	1	1
$V_{O(3)}$	f_0 f_s	80dB μ 60dB μ	VR1にて V_1 ホルド	スペクトラムアナライザ 4.5MHz レベル	1	3	1	1	1	1	2	1	1
G_V	f_{10k}	10mV	VR1 Adj.	ACデジホル	1	3	2	1	1	1	1	1	1
μ	f_m	80dB μ	VR1にて V_1 ホルド	DCデジホル	1	3	1	1	5	1	1	1	1
Δf_v	無信号		VR3 Adj.	スペクトラムアナライザ VCO周波数	1	1	1	2	3	1	1	1	1
β	無信号		VR3 Adj.	スペクトラムアナライザ VCO周波数	1	1	1	2	3	1	1	1	1
f_{APC}	f_m	80dB μ		オシロスコープ 入力信号周波数	1	2	1	1	2	1	1	1	1

• f_{STD} : 標準TV信号 • f_{10k} : 10kHz • f_m : 可変周波数 • f_0 : 58.75MHz • f_s : 54.25MHz

■ 応用回路例／Application Circuit



■ 端子名／Pin

Pin No.	端子名	Pin Name	Pin No.	端子名	Pin Name
1	IF AGC フィルタ	IF AGC Filter	12	検波出力	Det. Output
2	RF AGC ディレー調整	RF AGC Delay Adj.	13	VCO コイル	VCO Coil
3	RF AGC 出力	RF AGC Output	14	VCO コイル	VCO Coil
4	入力バイアス	Input Bias	15	電源電圧 (VCO)	V _{CC} (VCO)
5	IF 入力	IF Input	16	アース (VCO)	GND (VCO)
6	IF 入力	IF Input	17	APC フィルタスイッチ	APC Filter SW
7	入力バイアス	Input Bias	18	APC フィルタ	APC Filter
8	アース	GND	19	AFC 出力	AFC Output
9	電源電圧	V _{CC}	20	AFC コイル	AFC Coil
10	映像出力	Video Output	21	AFC コイル	AFC Coil
11	映像入力	Video Input	22	Lock 検出フィルタ	Lock Det. Filter