

## Общее описание

Жидкокристаллический модуль МТ-08S2А состоит из БИС контроллера управления и ЖК панели. Контроллер управления КБ1013ВГ6, производства ОАО «АНГСТРЕМ» ([www.angstrom.ru](http://www.angstrom.ru)), аналогичен HD44780 фирмы HITACHI и KS0066 фирмы SAMSUNG. Модуль выпускается со светодиодной подсветкой. Внешний вид приведен на рисунке 1. Модуль позволяет отображать 2 строки по 8 символов. Символы отображаются в матрице 5x8 точек. Между символами имеются интервалы шириной в одну отображаемую точку.

Каждому отображаемому на ЖКИ символу соответствует его код в ячейке ОЗУ модуля.

Модуль содержит два вида памяти — кодов отображаемых символов и пользовательского знакогенератора, а также логику для управления ЖК панелью.

Габаритные размеры модуля приведены на рисунке 7.

**Внимание!** Недопустимо воздействие статического электричества больше 30 вольт.



Рис. 1

## Модуль позволяет

- модуль имеет программно-переключаемые две страницы встроенного знакогенератора (алфавиты: русский, украинский, белорусский, казахский и английский; см. табл. 5 и 6);
- работать как по 8-ми, так и по 4-х битной шине данных (задается при инициализации);
- принимать команды с шины данных (перечень команд приведен в таблице 4);
- записывать данные в ОЗУ с шины данных;
- читать данные из ОЗУ на шину данных;
- читать статус состояния на шину данных (см. табл. 4);
- запоминать до 8-ми изображений символов, задаваемых пользователем;
- выводить мигающий (или не мигающий) курсор двух типов;
- управлять контрастностью и подсветкой;

## Основные сведения

Модуль управляется по параллельному 4-х или 8-ми битному интерфейсу.

Временные диаграммы приведены на рис. 3 и 4, динамические характеристики приведены в таблице 2.

Примеры обмена по интерфейсу приведены на рис. 5 и 6.

Программное управление осуществляется с помощью системы команд, приведенной в таблице 4.

Перед началом работы модуля необходимо произвести начальную установку.

Встроенный знакогенератор приведен в таблицах 5 и 6.

Модуль позволяет задать изображения восьми дополнительных символов знакогенератора, использующихся при работе наравне со встроенными. Пример задания дополнительных символов приведен в таблице 3.

Таблица 1. Динамические характеристики модуля.

Название	Обозна- чение	U <sub>CC</sub> =5В		U <sub>CC</sub> =3В		Единицы измерения
		Мин.	Макс.	Мин.	Макс.	
Время цикла чтения/записи	t <sub>cycE</sub>	500	–	1000	–	ns
Длительность импульса разрешения чтения/записи	PW <sub>EH</sub>	230	–	450	–	ns
Время нарастания и спада	t <sub>Er</sub> , t <sub>Ef</sub>	–	20	–	25	ns
Время предустановки адреса	t <sub>AS</sub>	40	–	60	–	ns
Время удержания адреса	t <sub>AH</sub>	10	–	20	–	ns
Время выдачи данных	t <sub>DDR</sub>	–	120	–	360	ns
Время задержки данных	t <sub>DHR</sub>	5	–	5	–	ns
Время предустановки данных	t <sub>DSW</sub>	80	–	195	–	ns
Время удержания данных	t <sub>H</sub>	10	–	10	–	ns

## Управление контрастностью

Для 5В индикаторов вывод U<sub>O</sub> нужно подключать к выводу GND, а для 3В индикаторов вывод U<sub>O</sub> нужно оставлять неподключенным.

Для изменения контрастности используется внешний переменный резистор R номиналом 10кОм.

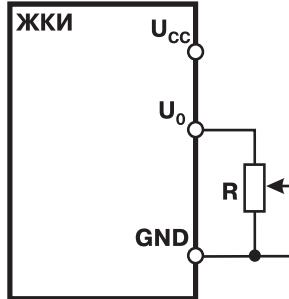


Рис. 2

## Характеристики модуля по постоянному току

Таблица 2. Характеристики модуля по постоянному току.

Название	Обозна- чение	U <sub>CC</sub> =5В			U <sub>CC</sub> =3В			Единицы измерения
		Мин.	Ном.	Макс.	Мин.	Ном.	Макс.	
Напряжение питания	U <sub>CC</sub>	4,5	5,0	5,5	2,7	3,0	3,6	В
Ток потребления	I <sub>CC</sub>	–	0,6	0,8	–	0,6	0,8	МА
Входное напряжение высокого уровня при I <sub>IH</sub> =0,1mA	U <sub>IH</sub>	2,2	–	U <sub>CC</sub>	2,2	–	U <sub>CC</sub>	В
Входное напряжение низкого уровня при I <sub>IL</sub> =0,1mA	U <sub>IL</sub>	-0,3	–	0,6	-0,3	–	0,4	В
Выходное напряжение высокого уровня при I <sub>OH</sub> =0,2mA	U <sub>OH</sub>	2,4	–	–	2,0	–	–	В
Выходное напряжение низкого уровня при I <sub>OL</sub> =1,2mA	U <sub>OL</sub>	–	–	0,4	–	–	0,4	В
Ток подсветки при напряжении питания подсветки =U <sub>CC</sub>	для янтарной и желто-зеленой	I <sub>LED</sub>	–	60	–	–	60	–
	для голубой и белой	I <sub>LED</sub>	–	45	–	–	45	–

## Временные диаграммы

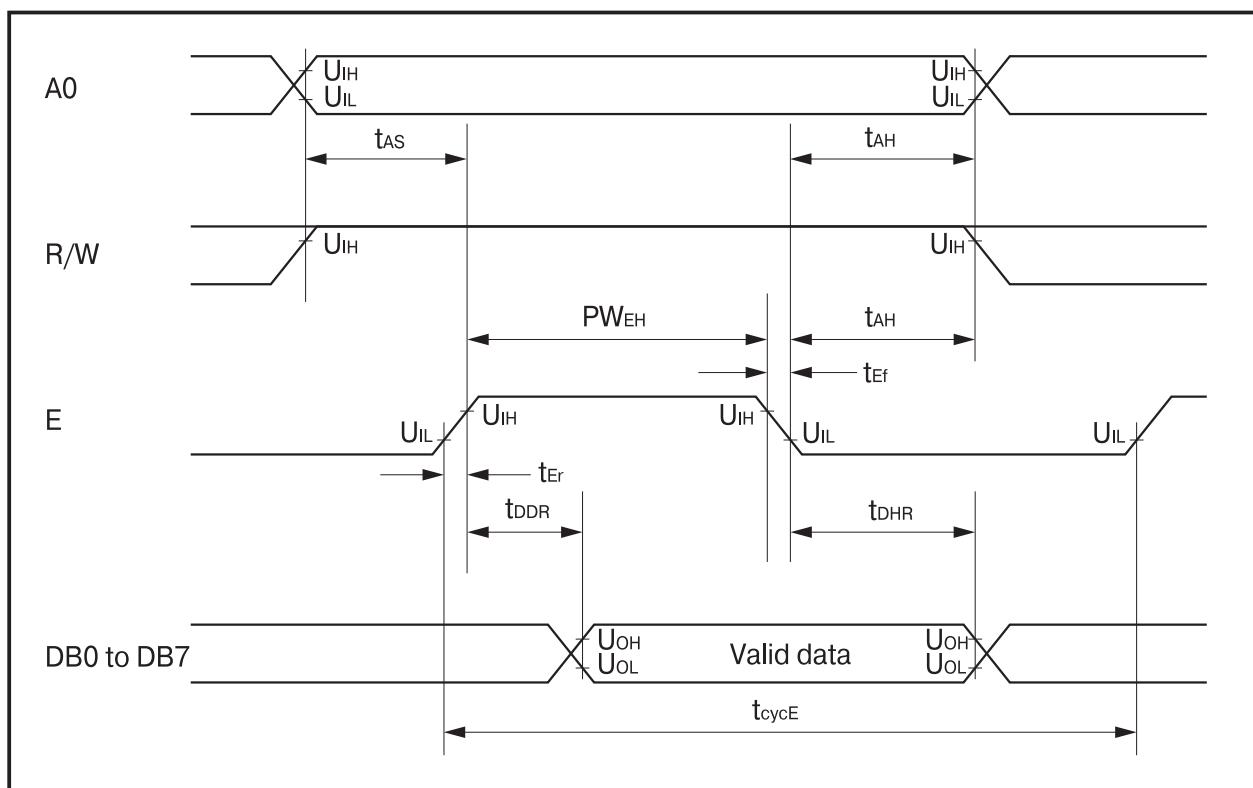


Рис. 3. Диаграмма чтения

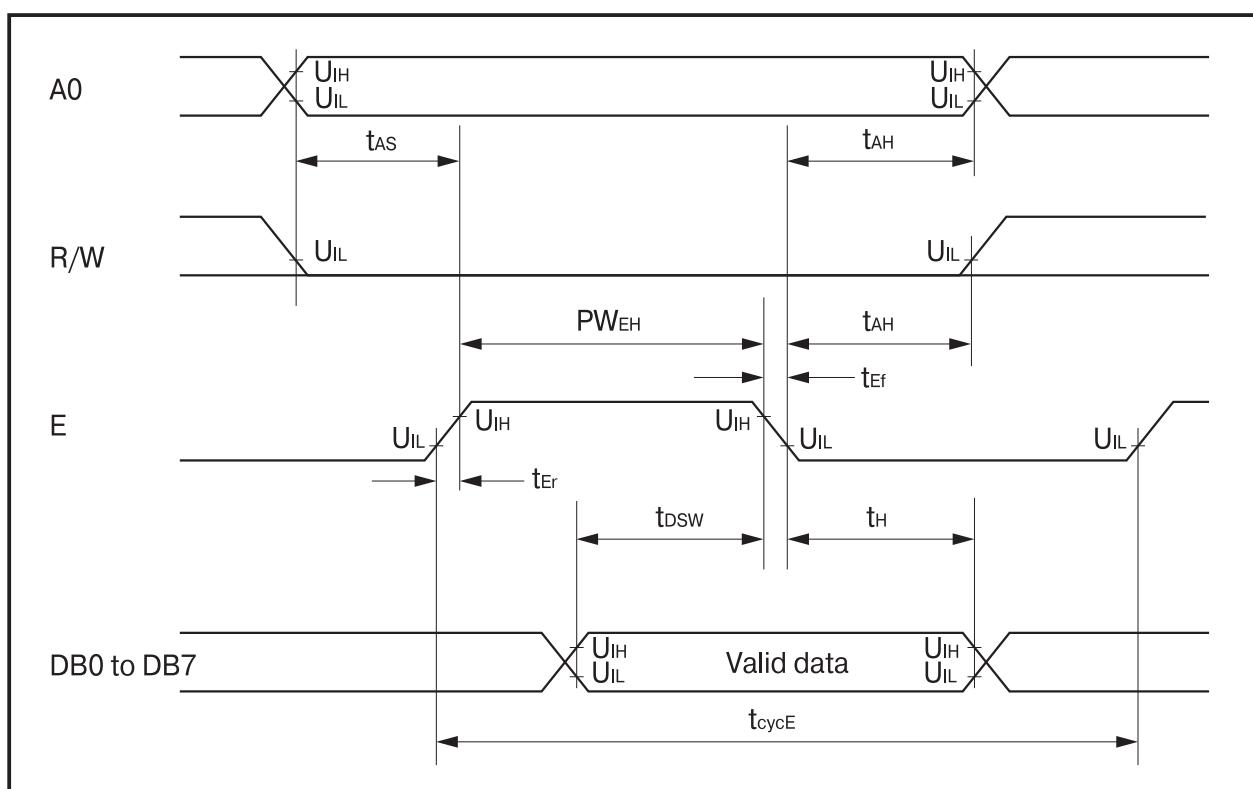


Рис. 4. Диаграмма записи

## Диаграмма обмена по 4-х битному интерфейсу

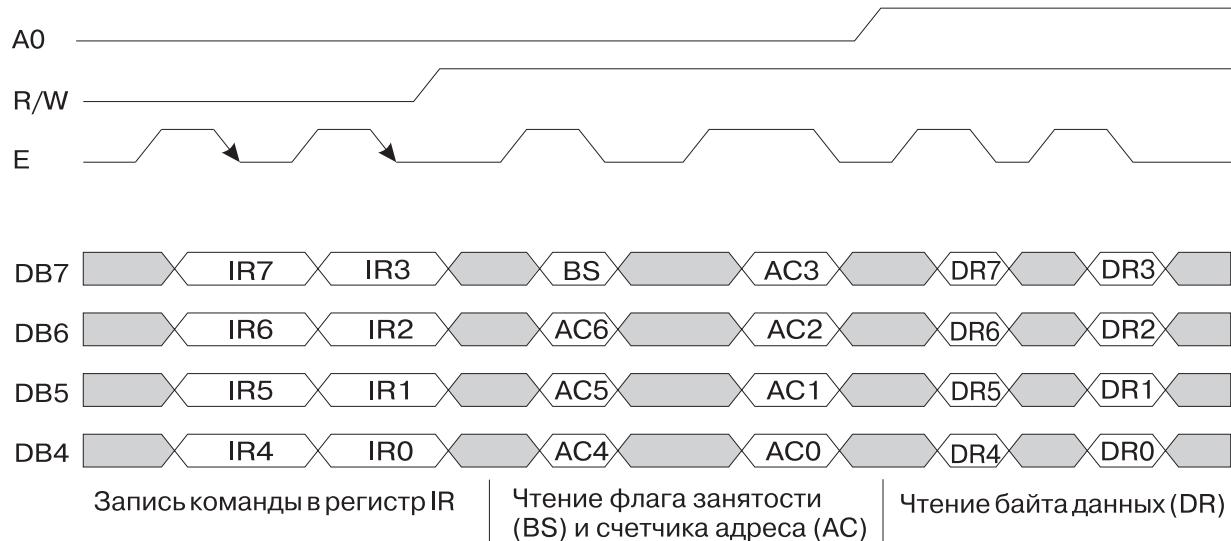


Рис. 5

**Примечание.** В каждом цикле обмена необходимо передавать (читать или писать) все 8 бит — два раза по 4 бита. Передача старших 4-х бит без последующей передачи младших 4-х бит **не допускается**.

## Диаграмма обмена по 8-ми битному интерфейсу

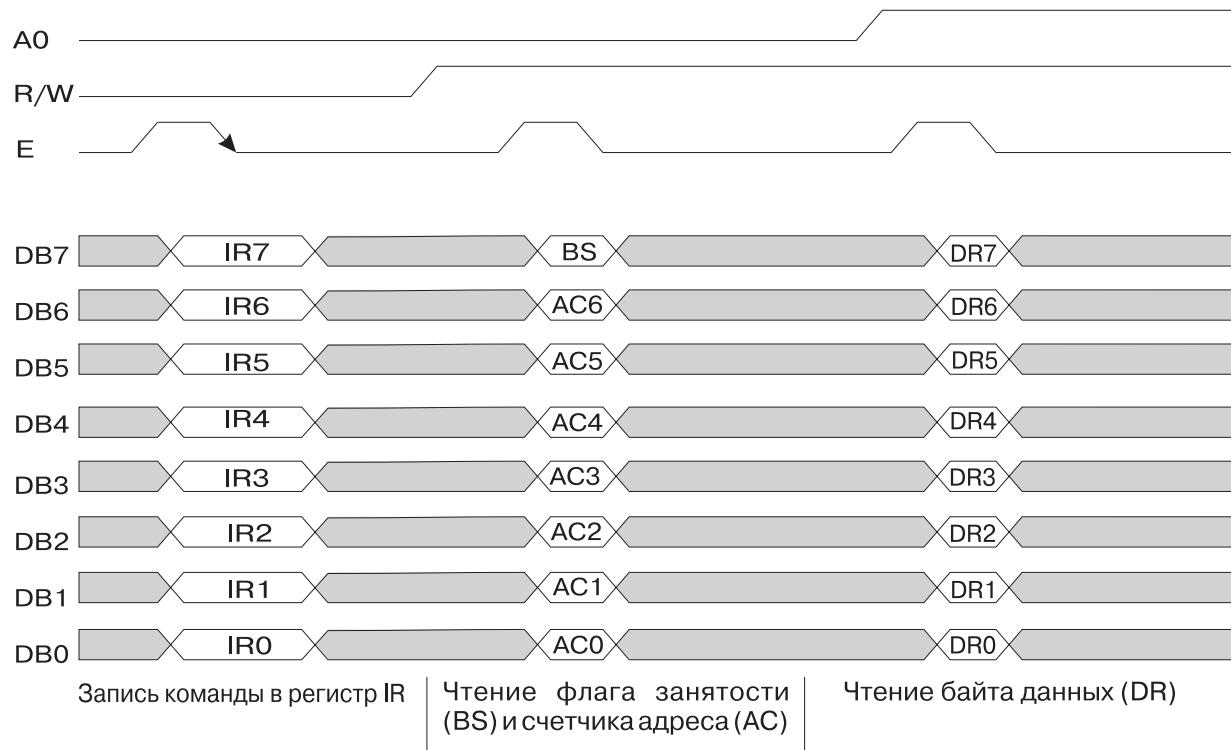
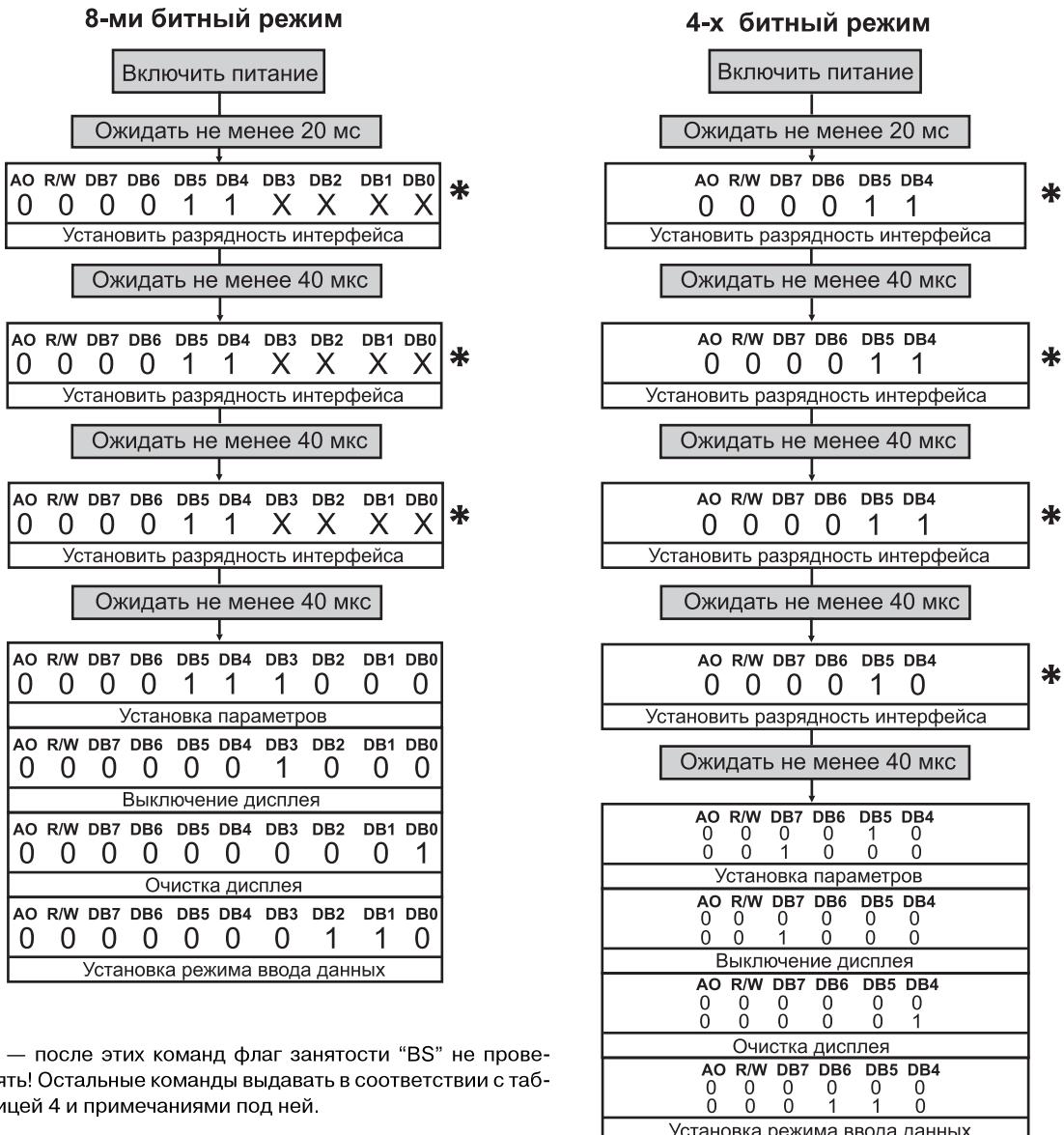


Рис. 6

## Начальная установка модуля

Модуль войдет в нормальный режим работы только после подачи на него следующих команд:



**Примечание.** Назначение битов указано в таблице 4. После этих действий модуль переходит в рабочее состояние с установленными параметрами.

## Распределение ОЗУ

Модуль содержит ОЗУ размером 80 байтов по адресам 0h–27h и 40h–67h для хранения данных (DDRAM), выводимых на ЖКИ. Адреса отображаемых на ЖКИ символов распределены следующим образом:

№ Знакоместа	1	2	3	4	5	6	7	8
A	1-я строка	0h	1h	2h	3h	4h	5h	6h
D	2-я строка	40h	41h	42h	43h	44h	45h	46h
R								7h
E								
S								

## Символы, программируемые пользователем

Модуль содержит память для хранения изображений восьми символов, программируемых пользователем (CGRAM). Коды этих восьми символов показаны в табл. 5. Адреса строк изображений этих символов не зависят от адресов выводимых символов (расположены в отдельном адресном пространстве) и занимают адреса от 0h до 3Fh. Каждый символ занимает 8 байтов (0h–7h, 8h–Fh, 10h–17h, ..., 30h–37h, 38h–3Fh). Нумерация байтов идет в порядке отображения на модуле сверху вниз (первый байт самый верхний, восьмой байт самый нижний). Последняя, восьмая строка используется также для отображения курсора (если выбран курсор в виде подчеркивания). В каждом байте используются только 5 младших битов (4, 3, 2, 1, 0), старшие 3 бита (7,6,5) могут быть любые, на отображение они не влияют. Бит 4 соответствует левому столбцу матрицы символа, бит 0 — правому столбцу символа. Пример см. в таблице 3.

Таблица 3.

Код символа	Адрес в знакогенераторе	Значения в знакогенераторе																																								
7 6 5 4 3 2 1 0	5 4 3 2 1 0	7 6 5 4 3 2 1 0																																								
0 0 0 0 0 0 0 0	0 0 0	<table border="1"> <tr><td>0 0 0</td><td>*</td><td>*</td><td>*</td><td>1 1 1 1 0</td></tr> <tr><td>0 0 1</td><td></td><td></td><td></td><td>1 0 0 0 1</td></tr> <tr><td>0 1 0</td><td></td><td></td><td></td><td>1 0 0 0 1</td></tr> <tr><td>0 1 1</td><td></td><td></td><td></td><td>1 1 1 1 0</td></tr> <tr><td>1 0 0</td><td></td><td></td><td></td><td>1 0 1 0 0</td></tr> <tr><td>1 0 1</td><td></td><td></td><td></td><td>1 0 0 1 0</td></tr> <tr><td>1 1 0</td><td></td><td></td><td></td><td>1 0 0 0 1</td></tr> <tr><td>1 1 1</td><td></td><td></td><td></td><td>0 0 0 0 0</td></tr> </table>	0 0 0	*	*	*	1 1 1 1 0	0 0 1				1 0 0 0 1	0 1 0				1 0 0 0 1	0 1 1				1 1 1 1 0	1 0 0				1 0 1 0 0	1 0 1				1 0 0 1 0	1 1 0				1 0 0 0 1	1 1 1				0 0 0 0 0
0 0 0	*	*	*	1 1 1 1 0																																						
0 0 1				1 0 0 0 1																																						
0 1 0				1 0 0 0 1																																						
0 1 1				1 1 1 1 0																																						
1 0 0				1 0 1 0 0																																						
1 0 1				1 0 0 1 0																																						
1 1 0				1 0 0 0 1																																						
1 1 1				0 0 0 0 0																																						
0 0 0 0 0 0 0 1	0 0 1	<table border="1"> <tr><td>0 0 0</td><td>*</td><td>*</td><td>*</td><td>1 0 0 0 1</td></tr> <tr><td>0 0 1</td><td></td><td></td><td></td><td>0 1 0 1 0</td></tr> <tr><td>0 1 0</td><td></td><td></td><td></td><td>1 1 1 1 1</td></tr> <tr><td>0 1 1</td><td></td><td></td><td></td><td>0 0 1 0 0</td></tr> <tr><td>1 0 0</td><td></td><td></td><td></td><td>1 1 1 1 1</td></tr> <tr><td>1 0 1</td><td></td><td></td><td></td><td>0 0 1 0 0</td></tr> <tr><td>1 1 0</td><td></td><td></td><td></td><td>0 0 1 0 0</td></tr> <tr><td>1 1 1</td><td></td><td></td><td></td><td>0 0 0 0 0</td></tr> </table>	0 0 0	*	*	*	1 0 0 0 1	0 0 1				0 1 0 1 0	0 1 0				1 1 1 1 1	0 1 1				0 0 1 0 0	1 0 0				1 1 1 1 1	1 0 1				0 0 1 0 0	1 1 0				0 0 1 0 0	1 1 1				0 0 0 0 0
0 0 0	*	*	*	1 0 0 0 1																																						
0 0 1				0 1 0 1 0																																						
0 1 0				1 1 1 1 1																																						
0 1 1				0 0 1 0 0																																						
1 0 0				1 1 1 1 1																																						
1 0 1				0 0 1 0 0																																						
1 1 0				0 0 1 0 0																																						
1 1 1				0 0 0 0 0																																						
0 0 0 0 0 1 1 1	1 1 1	<table border="1"> <tr><td>1 0 0</td><td>*</td><td>*</td><td>*</td><td></td></tr> <tr><td>1 0 1</td><td></td><td></td><td></td><td></td></tr> <tr><td>1 1 0</td><td></td><td></td><td></td><td></td></tr> <tr><td>1 1 1</td><td></td><td></td><td></td><td></td></tr> </table>	1 0 0	*	*	*		1 0 1					1 1 0					1 1 1																								
1 0 0	*	*	*																																							
1 0 1																																										
1 1 0																																										
1 1 1																																										

\* - значение не влияет на отображение

## Описание команд модуля

Таблица 4.

Команда	A0	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	Описание	Время выполнения
Clear Display	0	0	0	0	0	0	0	0	0	1	Очищает модуль и помещает курсор в самую левую позицию	1,5 мс
Return Home	0	0	0	0	0	0	0	0	1	X	Перемещает курсор в левую позицию	40 мкс
Entry Mode Set	0	0	0	0	0	0	0	1	ID	SH	Установка направления сдвига курсора (ID=0/1—влево/вправо) и разрешение сдвига дисплея (SH=1) при записи в DDRAM	40 мкс
Display ON/OFF control	0	0	0	0	0	0	1	D	C	B	Включает модуль (D=1) и выбирает тип курсора (C, B), см. примечание 4	40 мкс
Cursor or Display Shift	0	0	0	0	0	1	SC	RL	X	X	Выполняет сдвиг дисплея или курсора (SC=0/1—курсор/дисплей, RL=0/1—влево/вправо)	40 мкс
Function Set	0	0	0	0	1	DL	1	0	P	0	Установка разрядности интерфейса (DL=0/1—4/8 бита) и страницы знакогенератора P	40 мкс
Set CGRAM Address	0	0	0	1	ACG					Установка адреса для последующих операций (и установка туда курсора) и выбор области CGRAM		40 мкс
Set DDRAM Address	0	0	1	ADD					Установка адреса для последующих операций и выбор области DDRAM		40 мкс	
Read BUSY flag and Address	0	1	BS	AC					Прочитать флаг занятости и содержимое счетчика адреса		0	
Write Data to RAM	1	0	WRITE DATA					Запись данных в активную область		40 мкс		
Read Data from RAM	1	1	READ DATA					Чтение данных из активной области		40 мкс		

**Примечания:**

1. Указанное время выполнения команд является максимальным. Его не обязательно выдерживать при условии чтения флага занятости BS — как только флаг BS=0, так сразу можно писать следующую команду или данные. Если же флаг BS перед выдачей команд не проверяется — необходимо формировать паузу между командами не менее указанного времени для надежной работы модуля.
2. При чтении бита статуса никакую паузу делать не надо.
3. Большая X — любое значение (0 или 1).
4. Биты С и В в команде «Display ON/OFF control»:
  - С=0, В=0 — курсора нет, ничего не мигает;
  - С=0, В=1 — курсора нет, мигает весь символ в позиции курсора;
  - С=1, В=0 — курсор есть (подчёркивание), ничего не мигает;
  - С=1, В=1 — курсор есть (подчёркивание) и только он мигает.

Таблица 5. Страница 0 встроенного знакогенератора.

Старшая цифра кода символа (в шестнадцатеричном виде)

Младшая цифра кода символа (в шестнадцатеричном виде)

0	0 x	1 ..	2 ..	3 0	4 @	5 Р	6 .	7 Р	8 ..	9 +	A Б	B Ю	C Ч	D .	E Д	F *
1	1 x	!!	!	1 А	Q	а	я	!	..	≡	Г	Я	ш	.	Ц	*
2	2 x	÷	"	2 В	В	в	г	!!	+	Е	Б	ъ	и	Ш	*	
3	3 x	†	#	3 С	С	с	и	III	◊	Ж	в	ы	!!	д	*	
4	4 x	†	\$	4 D	T	d	t	†	✓	З	г	ъ	ї	Ф	*	
5	5 x	~	%	5 Е	Е	е	и	~	і	И	Ф	Э	Х	Ц	*	
6	6 x	п	&	6 F	У	f	у	п	1	И	ж	ю	и	Щ	*	
7	7 x	Н	?	7 Г	W	э	ш	Н	г	л	з	я	I	‘	Г	
8	8 б	в	<	8 Н	Х	и	х	Р	з	П	и	о	И	..	‡	
9	9 т	@	)	9 I	Y	i	т	о	У	й	о	†	~	»	‡	
A	А *	!	:	J Z	j	z	-	€	Ф	к	с	↓	€	‡	‡	
B	Б 10	2	+	;	К С	k	с	(	Ч	л	”	†	©	‡	‡	
C	С Ы	,	<	Л ф	1	и	)	Ч	л	”	†	и	‡	‡	‡	
D	Д Ы	-	=	М ]	м	и	†	Ч	л	”	†	и	‡	‡	‡	
E	Е #	.	>	Н ^	н	^	¶	Ч	л	”	†	и	‡	‡	‡	
F	Ф *	/	?	О _	о	с	¶	Ч	л	”	†	и	‡	‡	‡	

Таблица 6. Страница 1 встроенного знакогенератора.

Старшая цифра кода символа (в шестнадцатеричном виде)

Младшая цифра кода символа (в шестнадцатеричном виде)

	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
0	x	½		Ø	@	R	‘	рі	і	о	А	Р	а	р		
1	x	½	!	1	А	Q	а	ç	1	4	ó	±	Б	С	б	
2	x	½	"	2	В	В	ъ	г	г	у	*	+	В	Т	В	
3	x	½	#	З	С	S	с	з	+	£	◊	Г	Ч	Г	Ч	
4	x	÷	\$	4	Д	T	d	t	!!	...	10	«	Д	Ф	д	
5	x	≡	%	5	Е	U	e	и	...	·	¥	”	Е	Х	е	
6	x	Γ	8	6	F	U	f	v	†	II	·	о	Ж	Ц	ж	
7	x	✓	'	7	G	W	g	w	↓	III	§	f	З	Ч	з	
8	P	¶	(	8	Н	X	и	х	€	ч	Ё	Ї	Ш	и	ш	
9	Т	Ї	)	9	I	Y	i	у	+	Ќ	Ѡ	Ћ	И	Щ	и	
A	¤	≤	*	:	J	Z	j	z	Ø	ø	Є	€	К	ъ	ъ	
B	█	≥	+	;	K	C	k	c	F	f	♂	♂	Л	ы	ы	
C	█	®,	,	<	L	\	l	l	I	Ќ	ќ	♪	М	ъ	ъ	
D	█	P	-	=	M	]	m	]	Н	н	-	ж	Н	Э	Э	
E	█	#	.	>	N	^	n	~	¥	ყ	@mail.ru	о	Ю	о	ю	
F	█	¤	/	?	0	_	o	Q	θ	ө	ї	ї	П	Я	я	

Таблица 7. Назначение внешних выводов.

Вывод	Обозначение	Назначение вывода
1	GND	Общий вывод (0В)
2	UCC	Напряжение питания (5В/3В)
3	Uo	Управление контрастностью
4	A0	Адресный сигнал — выбор между передачей данных и команд управления
5	R/W	Выбор режима записи или чтения
6	E	Разрешение обращений к модулю (а также строб данных)
7	DB0	Шина данных (8-ми битный режим)(младший бит в 8-ми битном режиме)
8	DB1	Шина данных (8-ми битный режим)
9	DB2	Шина данных (8-ми битный режим)
10	DB3	Шина данных (8-ми битный режим)
11	DB4	Шина данных (8-ми и 4-х битные режимы)(младший бит в 4-х битном режиме)
12	DB5	Шина данных (8-ми и 4-х битные режимы)
13	DB6	Шина данных (8-ми и 4-х битные режимы)
14	DB7	Шина данных (8-ми и 4-х битные режимы) (старший бит)

## Подключение подсветки

На плате индикатора для подключения подсветки от напряжения питания  $U_{CC}$  имеются два элемента J2 и J3. Установка перемычки на элемент J2 обеспечивает соединение  $U_{CC}$  с анодом подсветки через резистор. Установка перемычки на элемент J3 обеспечивает соединение GND с катодом подсветки.

## Габаритные размеры модуля МТ-08S2A

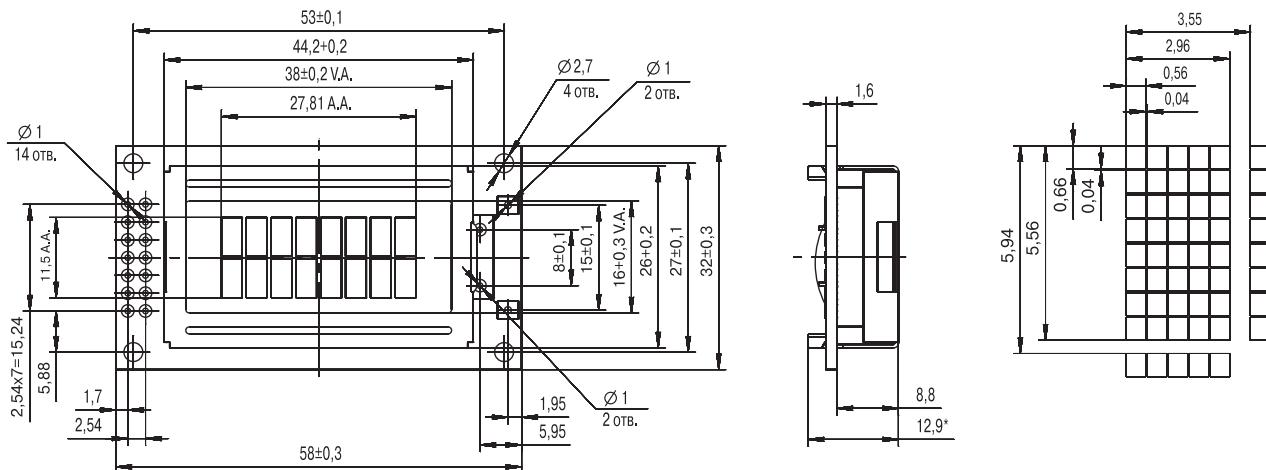


Рис. 7

\* Размер для справок

## История изменений

Версия документа	Дата	Изменения	Страница
1.0	21/01/2008	Первая редакция документа	

# Компания МЭЛТ

## Наши координаты

-  Адрес: Москва, Андроновское шоссе, дом 26.
-  тел/факс: (495) 662-44-14 (многоканальный)
-  e-mail: sales@melt.com.ru
-  <http://www.melt.com.ru>

Авторские права © 2008 МЭЛТ. Все права защищены. Принципиальные схемы и топология печатных плат, описанных в этом документе, не могут быть скопированы или воспроизведены в любой форме или любыми средствами без предварительного письменного разрешения компании МЭЛТ.

Информация, содержащаяся в этом документе, может быть изменена без предварительного уведомления. Компания МЭЛТ не несет ответственности за любые ошибки, которые могут появиться в этом документе, ровно как и за прямые или косвенные убытки, связанные с поставкой или использованием настоящей информации.

Самые последние спецификации Вы всегда можете получить на нашем сервере в интернете по адресу <http://www.melt.com.ru>

Компания МЭЛТ непрерывно работает над улучшением качества и надежности наших изделий. Однако, изделия, содержащие полупроводники, могут частично или полностью потерять свою работоспособность вследствие воздействия статического электричества или механических нагрузок. Поэтому при использовании наших продуктов следует избегать ситуаций, в которых сбой или отказ изделий компании МЭЛТ, могут вызвать потерю человеческой жизни, а также ущерб или повреждение собственности.

Подписано в печать 21 января 2008 года. Формат А4.

Отпечатано в России.



2101081624 ver 1.0